

English Session

中文梯次

TSIC 半導體IC營

Taiwan Semiconductor & IC Camp

2025 陽明交大 × 新思科技 NYCUC X Synopsys®

10^{Thur.} July ▶ 12^{Sat.} July
第一梯次 (中文三日)
First Session (Mandarin, 3 Days)

13^{Sun.} July ▶ 15^{Tue.} July
第二梯次 (中文三日)
Second Session (Mandarin, 3 Days)

招生人數

Number of Participants

第一梯次
First Session

第二梯次
Second Session

240

人
participants

招生對象

Target Participants

15 - 19 歲學生
Students aged 15 to 19.

報名期間

Registration Period

即日起至
Deadline: Until

2025 / 5 / 30
May 30th, 2025

截止

更多課程

More Programs

第三梯次 - 英文授課4日營隊

Third Session - 4-Day English-Taught Camp

與來自全球的同學全英互動課程與教材國際化編排
培養國際人才與全球視野從這裡開始, 詳情請見簡章

Engage in full English interaction with peers from around the world. Courses and materials designed with an international perspective. Start cultivating global talent and international vision here.

For more details, please refer to the brochure.

活動費用

Participation Fee

定價

Regular Price

10,900 NT\$

早鳥優惠

Early Bird Discount

8,800 NT\$

活動地點

Event Location

國立陽明交通大學新竹光復校區

National Yang Ming Chiao Tung University, Hsinchu Guangfu Campus

主辦單位

Organizers

台灣新思科技股份有限公司

Synopsys Taiwan Co., Ltd.

台灣交通大學校友總會

National Chiao Tung University Alumni Association, Taiwan.

聯絡我們

Contact Us

Email | nycuxsynopsys.semi@gmail.com

官方網站



Website

粉絲專頁



Facebook

報名表單



Registration

SYNOPTISYS® 台灣新思科技股份有限公司
Synopsys Taiwan Co., Ltd.

SYNOPTISYS
FOR GOOD

NYCU 國立陽明交通大學
NATIONAL YANG MING CHIAO TUNG UNIVERSITY

台灣交通大學校友總會
NCTU Alumni Association

TSIC Taiwan Semiconductor & IC Camp
for Popular Science Education

English Session

中文梯次

	Day 1	Day 2	Day 4
08AM 12PM	學員報到 Student Registration	早餐 Breakfast	早餐 Breakfast
	開幕式暨半導體產業沙龍 Opening Ceremony & Semiconductor Industry Panel Discussion	半導體製程概論 Introduction to Semiconductor Manufacturing Processes	成果發表 Final Presentation
12PM 06PM	午餐 Lunch	午餐 Lunch	午餐 Lunch
	半導體技術發展 Semiconductor Technology Development	數位電路設計實驗 I Digital Circuit Design Lab I	總經理演講 Speech by the President of Synopsys Taiwan
06PM 00AM	數位邏輯基礎/數位電路設計 Digital Logic Fundamentals and Digital Circuit Design	數位電路設計實驗 II Digital Circuit Design Lab II	閉幕式 Closing Ceremony
	晚餐 Dinner	晚餐 Dinner	賦歸 Departure
	交流活動 Networking Activities	準備成果發表 Preparation for Final Presentation	
	就寢休息 Lights Out & Rest	就寢休息 Lights Out & Rest	

TSIC 半導體IC營

2025 陽明交大 × 新思科技 NYCU X Synopsys
Taiwan Semiconductor & IC Camp

中文梯次 3 日課程營隊

1st Session 2025 July 10th - 12th

2nd Session 2025 July 13th - 15th

- # 一份數位電路作品作為學習歷程
- # 陽明交大電機電子/半導體領域優勢
- # 產業理論都兼顧
- # 線上預習、實體實驗、課後延伸

